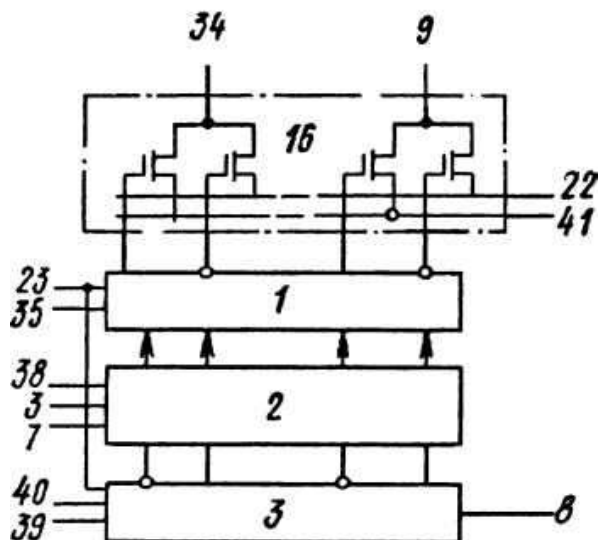
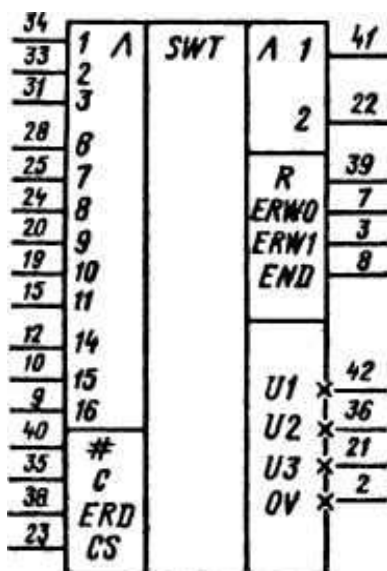


# К543КН1

Микросхема представляет собой 16-канальный аналоговый коммутатор с управлением последовательным кодом. Содержит 793 интегральных элемента. Корпус типа 4151.42-1, масса не более 4,8 г.



Структурная схема К543КН1: 1 - параллельный регистр; 2 - блок совпадений; 3 - последовательный регистр



Условное графическое обозначение К543КН1

Назначение выводов: 1 - свободный; 2 - общий; 3 - разрешение записи «1»; 4-6 - свободные; 7 - разрешение записи «0»; 8 - выход управляющий; 9 - вход 16; 10 - вход 15; 11 - свободный; 12 - вход 14; 13 - вход 13; 14 - вход 12; 15 - вход 11; 16-18 - свободные; 19 - вход 10; 20 - вход 9; 21 - напряжение питания ( $U_{п3}$ ); 22 - выход 2; 23 - выбор структуры коммутирующего устройства;

24 - вход 8; 25 - вход 7; 26, 27 - свободные; 28 - вход 6; 29 - вход 5; 30 - вход 4; 31 - вход 3; 32 - свободный; 33 - вход 2; 34 - вход 1; 35 - тактовый вход; 36 - напряжение питания ( $U_{п2}$ ); 37 - свободный; 38 - разрешение опроса; 39 - установка «0»; 40 - вход управляющий; 41 - выход 1; 42 - напряжение питания ( $U_{п1}$ ).

## Электрические параметры

Напряжение питания:

- $U_{п1}$  ..... -15 В + 30 %; - 10%
- $U_{п2}$  (при управлении от ТТЛ схем) ..... 5 В ± 10%
- $U_{п2}$  (при управлении от КМОП схем) ..... 9 В ± 10%
- $U_{п3}$  ..... 12 В + 10%; - 35%

Выходное управляющее напряжение низкого

уровня при  $I_{\text{вых}}^0 \leq 1,6$  мА ..... ≤ 0,4 В

Помехоустойчивость ..... ≤ 0,2 В

Ток потребления:

- от источника питания  $U_{п1}$  ..... ≤ 1,2 мА
- от источника питания  $U_{п2}$  ..... ≤ 0,3 мА
- от источника питания  $U_{п3}$  ..... ≤ 2,2 мА

Ток утечки аналогового входа ..... ≤ 20 нА

Ток утечки аналогового выхода ..... ≤ 50 нА

Ток утечки управляющего входа ..... ≤ 0,5 мкА

Ток утечки тактового входа ..... ≤ 5 мкА

Сопrotивление в открытом состоянии ..... ≤ 200 Ом

Время включения ..... ≤ 1 мкс

Время выключения ..... ≤ 0,8 мкс

Время задержки переключения выходного управляющего

напряжения из состояния низкого уровня в состояние

высокого уровня ..... ≤ 1,5 мкс

Время задержки переключения выходного управляющего

напряжения из состояния высокого уровня в состояние

низкого уровня ..... ≤ 1,2 мкс

Емкость:

- аналогового входа ..... ≤ 10 пФ
- аналогового выхода ..... ≤ 60 пФ
- тактового входа ..... ≤ 25 пФ
- управляющего входа ..... ≤ 15 пФ

## Предельно допустимые режимы эксплуатации

Максимальное напряжение питания:

- $U_{п1}$  ..... - 20 В
- $U_{п2}$  ..... 10,5 В
- $U_{п3}$  ..... 25,5 В

Напряжение на-управляющем входе ..... - 1... + 10,5 В

Напряжение на тактовом входе ..... - 20...  $U_{п3}$  В

Коммутируемое напряжение ..... - 12... + 12 В

Максимальный коммутируемый ток ..... 10 мА

Максимально рассеиваемая мощность

(от -60 до +35 °С) ..... 500 мВт

Максимальная частота тактовых импульсов ..... 400 кГц

Длительность тактового импульса ..... 0,3... 5 мкс

Максимальная частота переключения ..... 400 кГц